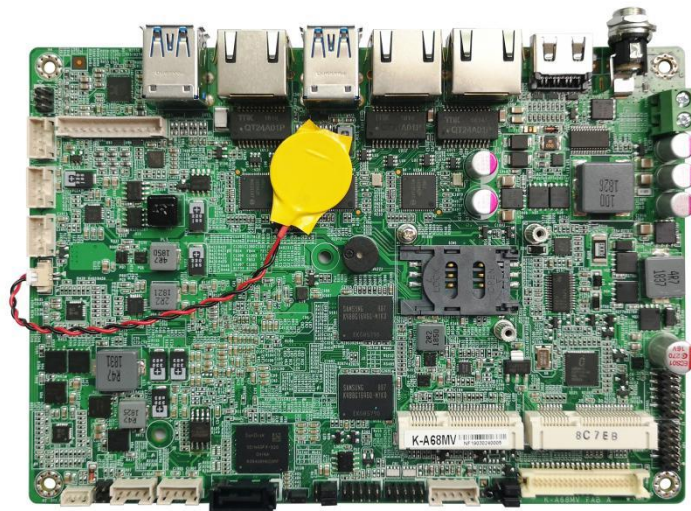


使用产品之前请仔细阅读产品说明书

K-A68MV 主板说明书

版本：v1.0



版本更新表

| Version | Changelist | Date |
|---------|---------------|-----------|
| V1.0 | First Version | 2019/5/20 |
| | | |

K-A68MV 主板型号差异表

| 型号 | A68MV-J3355 | A68MV-J3455 | A68MV-N4200 |
|-------------|-----------------------|-----------------------|-----------------------|
| CPU | Intel Celeron J3355 | Intel Celeron J3455 | Intel Pentium N4200 |
| 主频 | 2.0~2.5GHz | 1.5~2.3GHz | 1.1~2.5GHz |
| 核显 | Intel HD Graphics 500 | Intel HD Graphics 500 | Intel HD Graphics 505 |
| TDP | 10W | 10W | 6W |
| 网口 | 3 | 3 | 3 |
| 串口 | 1 | 1 | 1 |
| VGA | 1 | 1 | 1 |
| HDMI | 1 | 1 | 1 |
| USB | 6 | 6 | 6 |
| PS/2 | - | - | - |
| GPIO | 16 | 16 | 16 |
| BIOS | - | - | - |

目录

| | |
|------------------------|----|
| 1 注意事项..... | 1 |
| 2 产品概述..... | 2 |
| 3 产品规格..... | 3 |
| 3.1 主板规格表..... | 3 |
| 3.2 主板尺寸..... | 4 |
| 4 实物接口介绍..... | 5 |
| 4.1 主板正面图..... | 5 |
| 4.2 主板背面图..... | 5 |
| 4.3 主板后置 IO 图..... | 6 |
| 5 插针功能定义..... | 7 |
| 5.1 插针 Layout..... | 7 |
| 5.2 丝印描述..... | 8 |
| 5.3 接口插针与选择跳针定义..... | 10 |
| 6 BIOS 设置..... | 13 |
| 6.1 日期和时间设置..... | 13 |
| 6.2 CSTIPC 常用功能设置..... | 14 |
| 6.3 其他功能设置..... | 18 |

1 注意事项

商标

本手册所提及的商标与名称都归其所属公司所有。

注意

1. 使用前，请先仔细阅读说明书，避免误操作导致产品损坏；
2. 请将此产品放置在 $-20^{\circ}\text{C} \leq \text{工作环境} \leq +70^{\circ}\text{C}$ 、95%RH的环境下，以免因过冷、热或受潮导致产品损坏；
- 3 请勿将此产品做强烈的机械运动，以及在沒有作好静电防护之前对此产品操作；
4. 在安装任何外接卡或模组之前，請先关闭电源；
- 5.请确保外接入电源在 9~36V，以免造成主板损坏；
6. 禁止对主板产品进行私自更改、拆焊，我们对此所导致的任何后果不承担任何责任；

2 产品概述

感谢您选购 K-A68MV 主板！

K-A68MV基于Intel Apollo Lake平台，采用Intel Celeron J3355/J3455处理器。
主板尺寸165*115mm，4寸主板结构。

该主板产品板载DDR3内存颗粒，最大内存支持4GB；板载VGA、HDMI接口，支持4K超高清显示输出；前置音频插针含Line-out和MIC-IN，且板载2W功放接口；集成1个SATA3.0 硬盘接口，1个mSATA卡接口，且预留eMMC板载存储扩展；板载3个Intel千兆网口，其中支持2个POE功能；1个标准的Mini-PCIE接口，并配有1个SIM卡座，支持无线WIFI/3G/4G；集成6个USB接口，其中4个为USB3.0；集成1个COM插针，支持硬件选择RS232/RS485功能；集成2组8路GPIO插针，可搭配专用的IO隔离卡使用；主板采用9~36V直流供电；

主板特点：

- ★基于Intel Apollo Lake系列处理器
- ★3个Intel千兆网口，支持2个POE
- ★16*GPIO、6*USB、1*COM
- ★9~36V宽电压输入

3 产品规格

3.1 主板规格表

| | |
|------|--|
| 处理器 | Intel Celeron J3355/J3455① |
| 内存 | 板载 4GB DDR3-1600MT/s 内存 |
| Bios | SPI AMI EFI bios |
| 显示 | 1*VGA 1*HDMI 1.4b |
| 网络 | 3*RJ45—Intel I211AT② |
| 音频 | 1*F_AUDIO 插针 (MIC-IN &LINE-OUT) 1*SPK—2W/4 欧 |
| 存储 | 1*标准的 SATA3.0 接口; 1*mSATA 卡扩展插槽; 预留 eMMC 扩展; |
| COM | 1*串口③ |
| 其他 | 4*USB3.0, 2*USB2.0; 16*GPIO; 1*标准的 Mini-PCIE 插槽, 支持 WIFI/4G; |
| 电源接口 | DC2.5 金属座/2PIN 接线座子, 9~36V 直流输入 |
| 主板规格 | 165*115mm, 6layer 绿色 |
| 操作系统 | WIN10 Unix/Linux |
| 工作环境 | 温度: -20~+70℃ 湿度: 5~95%RH |

备注:

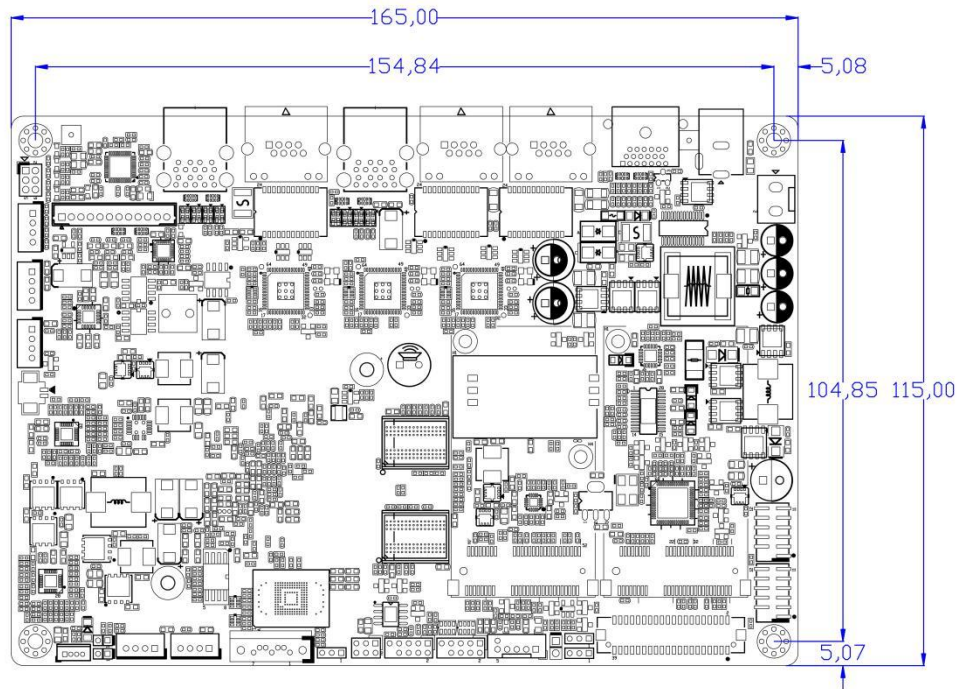
①赛扬 J3355 处理器:双核, 双线程, 主频 2.0~2.5GHz; 显卡: Intel® HD Graphics 500;

赛扬 J3455 处理器:四核, 四线程, 主频 1.5~2.3GHz; 显卡: Intel® HD Graphics 500;

②LAN1、LAN2 支持 POE, 符合 802.3af 标准(单口最大 15.4W);

③串口支持 BOM 选择 RS232/RS485;

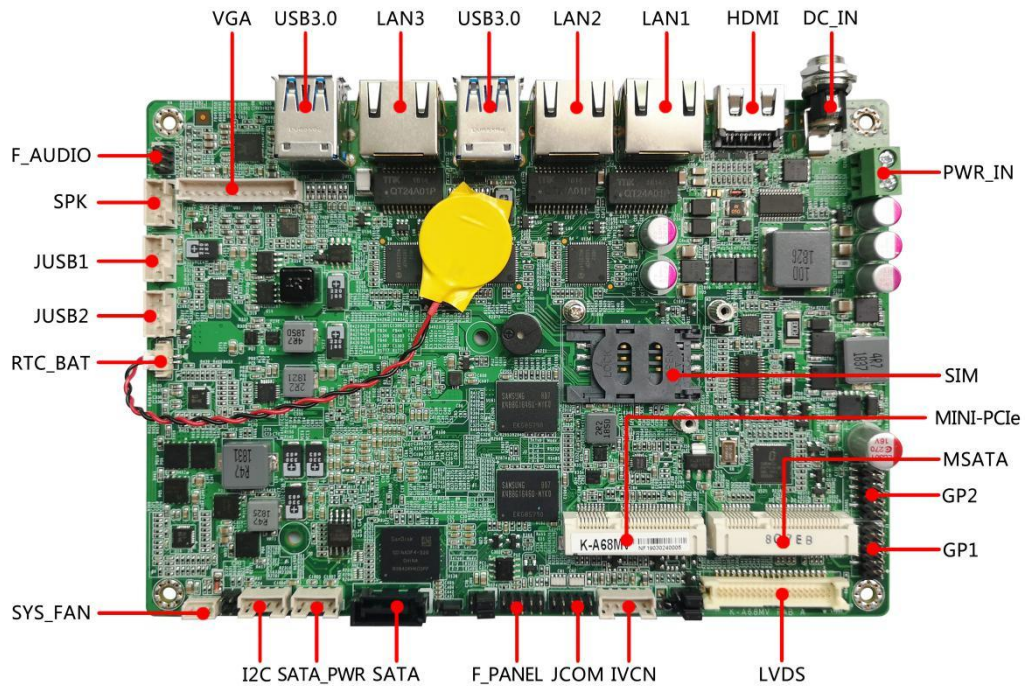
3.2 主板尺寸



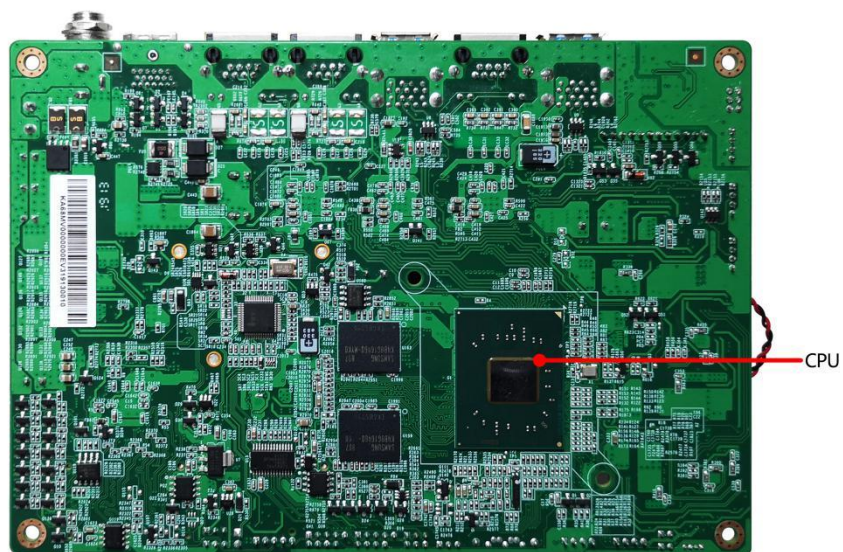
注意：图中尺寸单位为 mm

4 实物接口介绍

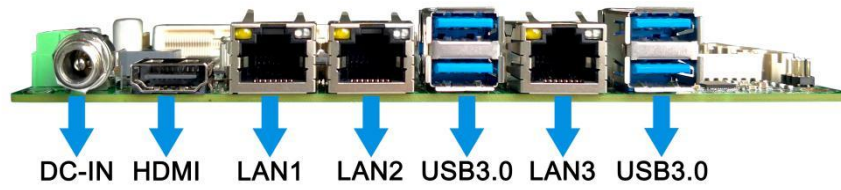
4.1 主板正面图



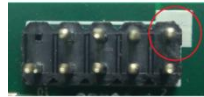
4.2 主板背面图



4.3 主板后置 IO 图

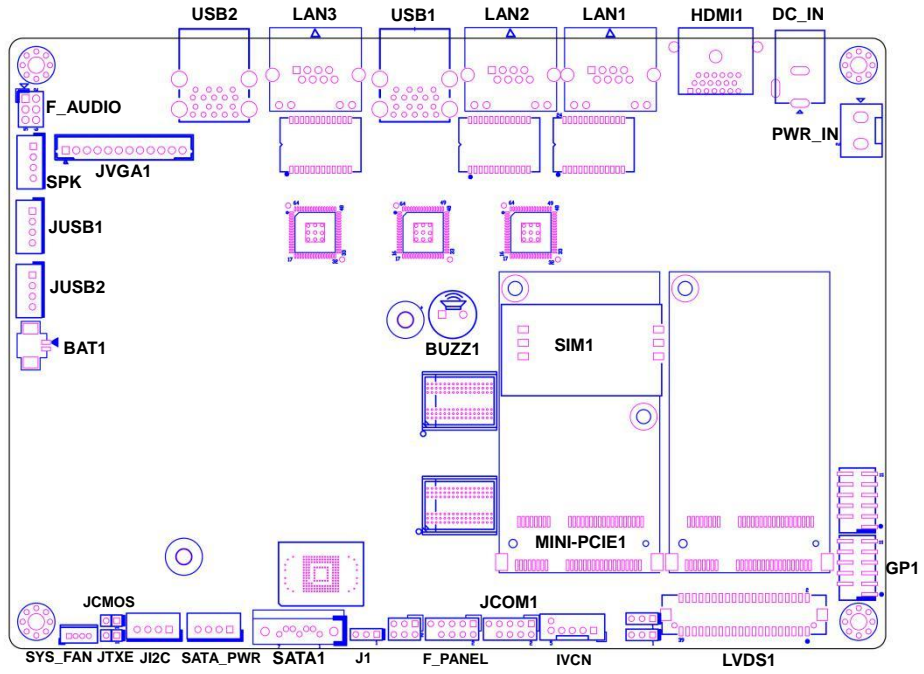


注意：主板上插针中的起始针第 1PIN 识别方式为：1 有白色加粗丝印标示；2 主板背面看到的针脚为方孔。



5 插针功能定义

5.1 插针 Layout



5.2 丝印描述

| 丝印 | 描述 |
|----------|---|
| F_AUDIO | 前置音频扩展插针 (MIC-IN & LINE-OUT) |
| SPK | Wafer2.0 功放喇叭插针 |
| LAN1 | 千兆 RJ45 网络接口 1, 支持 POE 网口供电功能 |
| LAN2 | 千兆 RJ45 网络接口 2, 支持 POE 网口供电功能 |
| LAN3 | 千兆 RJ45 网络接口 3 |
| USB1 | 标准 USB3.0 Type-A 双层接口 |
| USB2 | 标准 USB3.0 Type-A 双层接口 |
| JUSB1 | PH2.0-4P USB2.0 扩展插针 |
| JUSB2 | PH2.0-4P USB2.0 扩展插针 |
| HDMI1 | HDMI 高清数字显示输出接口 |
| JVGA1 | PH2.0-12P VGA 显示输出扩展插针 |
| LVDS1 | DF13-40P 双通道 24 位 LVDS 接口—Co-lay eDP 信号 |
| IVCN | PH2.0-5P LVDS 逆变器 (Inverter) 控制连接插针 |
| JLV | LVDS 屏电压 (5V/3.3V) 控制插针 |
| SATA_PWR | PH2.0-4P SATA 硬盘供电插针 |
| SATA1 | 标准 SATA3.0 接口 |
| MSATA | 标准 MSATA 全长卡扩展插槽 |
| SIM1 | Mini-PCIe 4G 模块专配 SIM 卡座 |
| DC_IN | DC2.5 金属带螺纹直流电源适配器接头 |
| PWR_IN | 2PIN 5.0mm 间距接线座子 |
| SYS_FAN | MX1.25-4P 系统散热风扇供电插针 |
| F_PANEL | 杜邦 2.0-2*5P 主板系统控制插针—开/关机、复位控制等 |
| JCOM1 | 9 PIN RS232 串口扩展插针 1 |
| J1 | JCOM1 模式 (RS232/485) 设置跳针[1] |
| J2 | JCOM1 引脚 (P-2 &P-3)信号设置跳针, 配合 J1 使用 |
| JI2C | PH2.0-4P I2C 扩展插针 |
| JTXE | TXE 写保护跳针[2] |
| JCMOS | 清除 CMOS 跳针[3] |
| AT_ATX | 自动上电控制跳针[4] |
| BUZZ1 | 蜂鸣器 |
| GP1 | 8 路预置可编程控制输入输出插针 1 |
| GP2 | 8 路预置可编程控制输入输出插针 2 |
| BAT1 | RTC 3.3V 电池接口 |
| | |

备注:

[1]JCOM1 RS232/485 模式设置参考下表:

| 设置插针 | 模式设置 | |
|------|---------|---------|
| | RS232 | RS485 |
| J1 | 1-2P 短路 | 2-3P 短路 |
| J2 | 1-3P 短路 | 3-5P 短路 |
| | 2-4P 短路 | 4-6P 短路 |

[2]JTXE 跳针 1-2P 短路状态下上电开机可解除 TXE 锁定，可重刷 TXE；

[3]JCMOS 跳针短路可清除 CMOS 设置信息；

[4]AT_ATX 自动上电开机功能设置参考下表：

| 设置 | 功能描述 |
|-----|----------|
| 1-2 | 来电自动上电开机 |
| 2-3 | 需手动按键开机 |


5.3 接口插针与选择跳针定义

| JP/CN | pin# | Signal | pin# | Signal | Remark |
|----------------|------|-----------|------|----------|--------------------------------|
| F_PANEL | 1 | HDD LED+ | 2 | PWR LED+ | 6-8 短路：开/关机 5-7 短路：重启 |
| | 3 | HDD LED- | 4 | PWR LED- | |
| | 5 | GND | 6 | PWR SW | |
| | 7 | Reset | 8 | GND | |
| | 9 | NC | 10 | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| JUSB1 JUSB2 | 1 | +5V | | | |
| | 2 | DT- | | | |
| | 3 | DT+ | | | |
| | 4 | GND | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| F_AUDIO | 1 | GND | 2 | FRONT-JD | |
| | 3 | MIC_L | 4 | LOUT_L | |
| | 5 | MIC_R | 6 | LOUT_R | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| SPK | 1 | L- | | | 2W/4 欧姆 |
| | 2 | L+ | | | |
| | 3 | R+ | | | |
| | 4 | R- | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| JVGA | 1 | GND | | | |
| | 2 | VGA_VSYNC | | | |
| | 3 | VGA_HSYNC | | | |
| | 4 | GND | | | |
| | 5 | VGA_RED | | | |
| | 6 | GND | | | |
| | 7 | VGA_GREEN | | | |
| | 8 | GND | | | |
| | 9 | VGA_BLUE | | | |
| | 10 | GND | | | |
| | 11 | DDC_SDA | | | |
| | 12 | DDC_SCL | | | |
| | 2 | PWRBTSW | | | |
| | 3 | NC | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| JLV | 1 | +3.3V | | | 1-2：选+3.3V 屏电压 2-3：选+5V 屏电压 |
| | 2 | LCD_VCC | | | |
| | 3 | +5V | | | |

主板插针、跳线定义 2

| JP/CN | pin# | Signal | pin# | Signal | Remark |
|------------|------|------------|------|------------|--|
| IVCN | 1 | +12V | | | |
| | 2 | GND | | | |
| | 3 | BKLT_ON | | | |
| | 4 | BKLT_PWM | | | |
| | 5 | +5V | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| LVDS | 1 | VCC | 2 | VCC | 1. LVDS/EDP 信号二选一 默认 LVDS 2. P-21:DETECT 需接地 |
| | 3 | +3.3v | 4 | GND | |
| | 5 | | 6 | | |
| | 7 | GND | 8 | GND | |
| | 9 | LVDS1_TX0- | 10 | LVDS1_TX2- | |
| | 11 | LVDS1_TX0+ | 12 | LVDS1_TX2+ | |
| | 13 | LVDS1_TX1- | 14 | LVDS1_TX3- | |
| | 15 | LVDS1_TX1+ | 16 | LVDS1_TX3+ | |
| | 17 | LVDS1_CLK- | 18 | GND | |
| | 19 | LVDS1_CLK+ | 20 | LVDS2_TX2- | |
| | 21 | DETECT | 22 | LVDS2_TX2+ | |
| | 23 | LVDS2_TX0- | 24 | LVDS2_TX3- | |
| | 25 | LVDS2_TX0+ | 26 | LVDS2_TX3+ | |
| | 27 | LVDS2_TX1- | 28 | LVDS2_CLK- | |
| | 29 | LVDS2_TX1+ | 30 | LVDS2_CLK+ | |
| | 31 | GND | 32 | GND | |
| | 33 | EDP0+ | 34 | EDP1+ | |
| | 35 | EDP0- | 36 | EDP1- | |
| | 37 | GND | 38 | AUX- | |
| 39 | HPD | 40 | AUX+ | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| JCOM1 | 1 | DCD | 2 | RX/485- | JCOM1 通过 J1 & J2 跳针设置 RS232/485 模式 |
| | 3 | TX/485+ | 4 | DTR | |
| | 5 | GND | 6 | DSR | |
| | 7 | RTS | 8 | CTS | |
| | 9 | RI | 10 | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| GP1 GP2 | 1 | +5V | 2 | | |
| | 3 | GPIO1 | 4 | GPIO2 | |
| | 5 | GPIO3 | 6 | GPIO4 | |
| | 7 | GPIO5 | 8 | GPIO6 | |
| | 9 | GPIO7 | 10 | GPIO8 | |
| | 11 | GND | 12 | GND | |

主板插针、跳线定义 2

| JP/CN | pin# | Signal | pin# | Signal | Remark |
|----------|------|---------|------|--------|---|
| JI2C | 1 | +3.3V | | | |
| | 2 | GND | | | |
| | 3 | SCL | | | |
| | 4 | SDA | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| SYS_FAN | 1 | GND | | | |
| | 2 | +5V | | | |
| | 3 | FAN_TAC | | | |
| | 4 | NC | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| PWR_IN | 1 | GND | | |  |
| | 2 | V_IN | | | |
| JP/CN | pin# | Signal | pin# | Signal | Remark |
| SATA_PWR | 1 | +12V | | | |
| | 2 | GND | | | |
| | 3 | GND | | | |
| | 4 | +5V | | | |

6 BIOS 设置

在开机运行时，按下键盘上的<F2>键即可进入 BIOS 设定程序
设置结束后，需按 F10 或者通过 <Save & Exit>中的保存选项，当前设置才能生效

6.1 日期和时间设置

当你进入 BIOS 的设定界面时，所出现的第一个界面就可以设定日期和时间，如下所示：

| Aptio Setup Utility | | | | | | |
|----------------------------|--------|----------|-------------|-------|-----------------|--------------------|
| Main | CSTIPC | Advanced | Chipset | Boot | Security | Save & Exit |
| System Language: [English] | | | | | | Item Specific Help |
| System Time: [10:50:34] | | | | | | |
| System Date: [01/01/2012] | | | | | | |
| F1 | Help | ↑ ↓ | Select Item | -/+ | Change Values | F9 Setup Defaults |
| Esc | Exit | ← → | Select Menu | Enter | Select Sub-Menu | F10 Save and Exit |

System Time: 设置时间;

System Date: 设置日期。

6.2 CSTIPC 常用功能设置

6.2.1 LVDS 设置

进入 BIOS 设置界面，选择<CSTIPC> → <LCD Setting>如下图所示：

| Aptio Setup Utility | | | |
|-----------------------------|-----------------|-----------------------|-------------------|
| CSTIPC | | | |
| Primary IGFX Boot Display | [HDMI] | Item Specific Help | |
| Secondary IGFX Boot Display | [Disable] | | |
| LFP Control | [Enabled] | | |
| LCD Panel Type | [1280*800_S8] | | |
| F1 Help | ↑ ↓ Select Item | -/+ Change Values | F9 Setup Defaults |
| Esc Exit | ← → Select Menu | Enter Select Sub-Menu | F10 Save and Exit |

Primary IGFX Boot Display : 选择开机优先显示的通道 (HDMI/VGA/LVDS/VBIOS Default);

LFP Control : 选择“Enabled”启用 LVDS 屏，否则禁用；

LCD Panel Type: 参照 LVDS 屏规格，选择相应的屏幕输出参数；

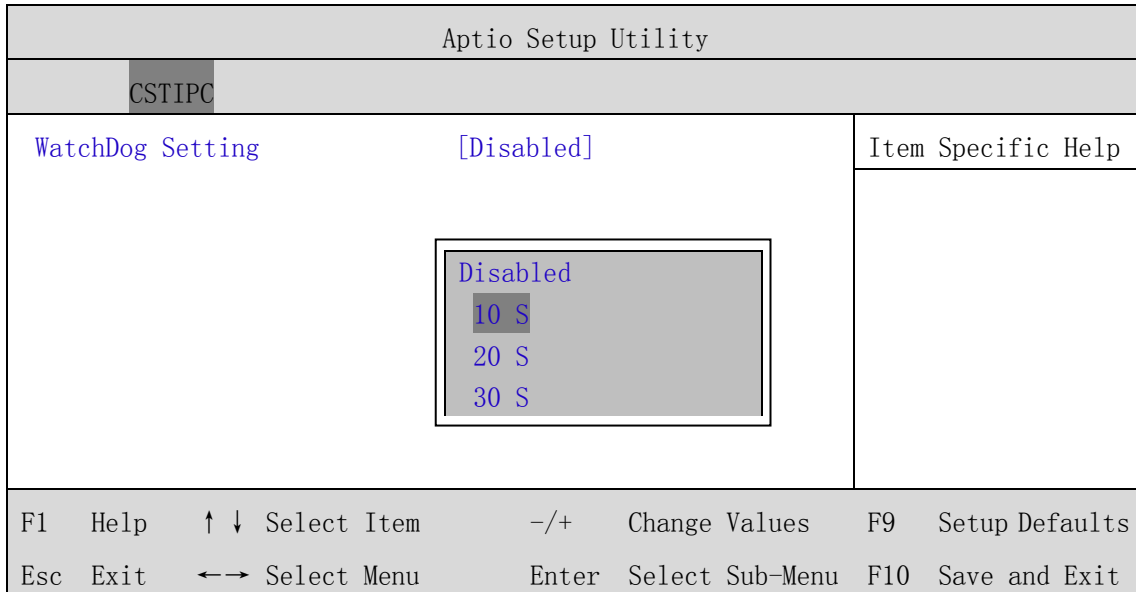
6.2.2 来电开机设置

进入 BIOS 设置界面，选择<CSTIPC> → <AC Power Loss Setting>，对选项进行设置，选择“Power ON”则启动来电开机功能，改为“Power Off”，则关闭来电开机功能。

| Aptio Setup Utility | | | |
|--|-----------------|-----------------------|-------------------|
| CSTIPC | | | |
| Restore AC Power Loss | [Power off] | Item Specific Help | |
| <div style="border: 1px solid black; padding: 5px; display: inline-block;"> Power Off Power On Last State </div> | | | |
| F1 Help | ↑ ↓ Select Item | -/+ Change Values | F9 Setup Defaults |
| Esc Exit | ← → Select Menu | Enter Select Sub-Menu | F10 Save and Exit |

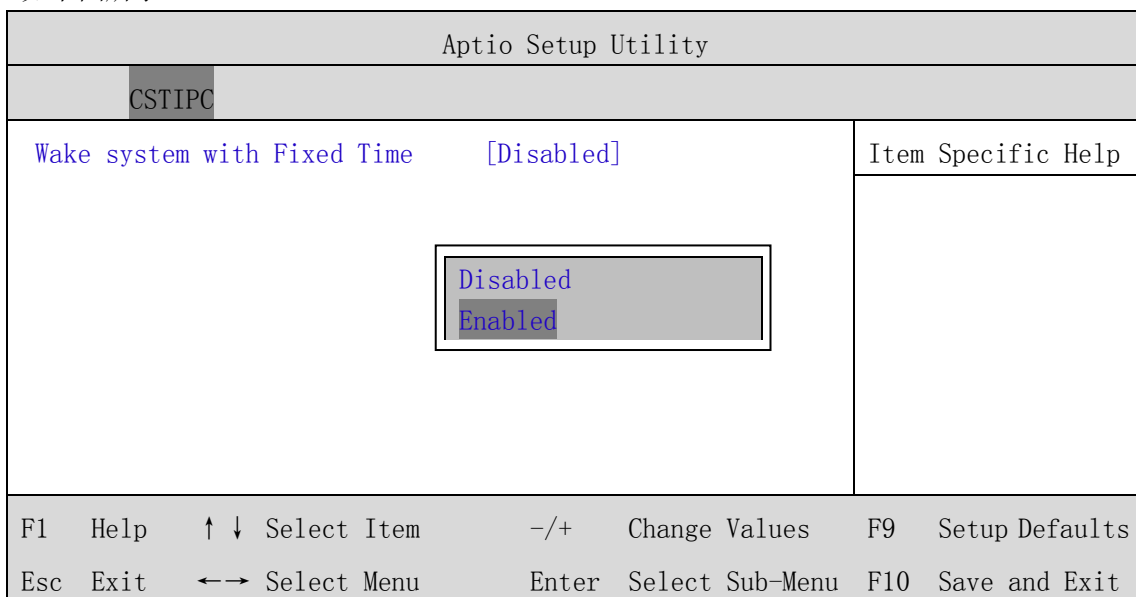
6.2.3 看门狗设置

进入 BIOS 设置界面，选择<CSTIPC> → <Watchdog Setting>，根据自己的需要，对<Watchdog Setting>选项进行相关设置，如下图所示：



6.2.4 定时开机功能

进入 BIOS 设置界面，选择<CSTIPC> → <S5 RTC Wake Setting> → <Wake system with Fixed Time>选项，将默认值设置为“Enable”之后，可根据自己的需要，设置定时开机时间，如下图所示：



分别设置开机的时/分/秒，如 8:30:00

| Aptio Setup Utility | | |
|--|-----------|--------------------|
| CSTIPC | | |
| Wake system with Fixed Time | [Enabled] | Item Specific Help |
| Wake up hour | 0 | |
| Wake up minute | 0 | |
| Wake up second | 0 | |
| F1 Help ↑ ↓ Select Item -/+ Change Values F9 Setup Defaults Esc Exit ← → Select Menu Enter Select Sub-Menu F10 Save and Exit | | |

备注: 设定 ok 后, 表示每天这个时间, 主板会自动开机

6.2.5 PXE 启动功能（无盘启动）

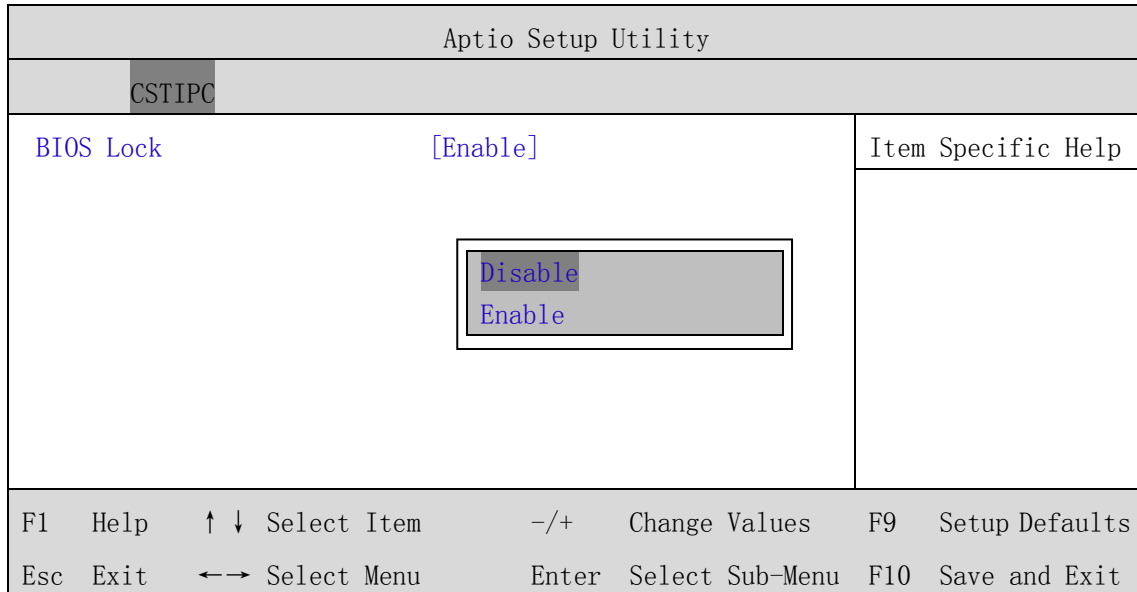
进入 BIOS 设置界面, 选择<CSTIPC> → <LAN PXE Setting> → <Network>选项, 将默认值改成“LAN1”, 完成 PXE 启动功能设置, 如下所示:

| Aptio Setup Utility | | |
|--|-----------------|--------------------|
| CSTIPC | | |
| Network | [Do not launch] | Item Specific Help |
| <div style="border: 1px solid black; padding: 5px; display: inline-block;"> Do not launch LAN1 </div> | | |
| F1 Help ↑ ↓ Select Item -/+ Change Values F9 Setup Defaults Esc Exit ← → Select Menu Enter Select Sub-Menu F10 Save and Exit | | |

6.2.6 BIOS 写保护功能开关

更新 BIOS 前，需先把 bios 写保护功能选项关闭才能执行，具体是：

进入 BIOS 设置界面，选择<CSTIPC> → <Special Setting> → <BIOS Lock>选项，将此选项设置为“Disable”，如下所示：



6.3 其他功能设置

6.3.1 boot 设置功能

进入 BIOS 设置界面中，选择<boot>选项，进入后，设置需要的启动顺序，如下所示：

| Aptio Setup Utility | | | | | | |
|---------------------------|--------|----------|--------------------|-------|-----------------|--------------------|
| Main | CSTIPC | Advanced | Chipset | Boot | Security | Save & Exit |
| Boot Configuration | | | | | | Item Specific Help |
| Setup Prompt Timeout | | | 1 | | | |
| Bootup NumLock State | | | [On] | | | |
| Quiet Boot | | | [Disable] | | | |
| Boot Option Priorities | | | | | | |
| Boot Option #1 | | | [KinstongDataT...] | | | |
| Boot Option #2 | | | [UEFI: Kingsto...] | | | |
| Boot Option #3 | | | [UEFI: Built- ...] | | | |
| Hard Drive BBS Priorities | | | | | | |
| CSM16 Parameters | | | | | | |
| F1 | Help | ↑ ↓ | Select Item | -/+ | Change Values | F9 Setup Defaults |
| Esc | Exit | ← → | Select Menu | Enter | Select Sub-Menu | F10 Save and Exit |

选择<Hard Driver BBS Priorities> → <Boot Option #1>，设置 Boot 启动首选项。

| Aptio Setup Utility | | | | | | |
|--|------|-----|--------------------|-------|--------------------|-------------------|
| | | | | Boot | | |
| Boot Option #1 | | | [KinstongDataT...] | | Item Specific Help | |
| Boot Option #2 | | | [UEFI: Kingsto...] | | | |
| <div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 10px auto;"> KinstongDataTraveler 2.0 General UDisk 5.00 Disable </div> | | | | | | |
| F1 | Help | ↑ ↓ | Select Item | -/+ | Change Values | F9 Setup Defaults |
| Esc | Exit | ← → | Select Menu | Enter | Select Sub-Menu | F10 Save and Exit |

备注：可依次对后续选项进行设置，设定启动优先级顺序。

6.3.2 串口设置

进入 BIOS 的 CMOS 置界面后，选择<Advanced> → <IT8772 Super IO Configuration>，进入如下所示界面：

| Aptio Setup Utility | | | |
|--------------------------------|-----------------|-----------------------|-------------------|
| Advanced | | | |
| IT8786E Super IO Configuration | | Item Specific Help | |
| Super IO Chip | IT8772 | | |
| Serial Port 1 Configuration | | | |
| F1 Help | ↑ ↓ Select Item | -/+ Change Values | F9 Setup Defaults |
| Esc Exit | ← → Select Menu | Enter Select Sub-Menu | F10 Save and Exit |

进入<Serial Port 1 Configuration>设置项，通过修改<Serial Port>的值为“Disabled”，可关闭串口 1。

| Aptio Setup Utility | | | |
|-----------------------------|--|-----------------------|-------------------|
| Advanced | | | |
| Serial Port 1 Configuration | | Item Specific Help | |
| Serial Port | [Enable] | | |
| Device Settings | IO=3F8h; IRQ=4; | | |
| Change Settings | [AUTO] | | |
| | <div style="border: 1px solid black; padding: 2px; display: inline-block;"> Disabled Enabled </div> | | |
| F1 Help | ↑ ↓ Select Item | -/+ Change Values | F9 Setup Defaults |
| Esc Exit | ← → Select Menu | Enter Select Sub-Menu | F10 Save and Exit |

6.3.3 温度、电压和 FAN 转速侦测

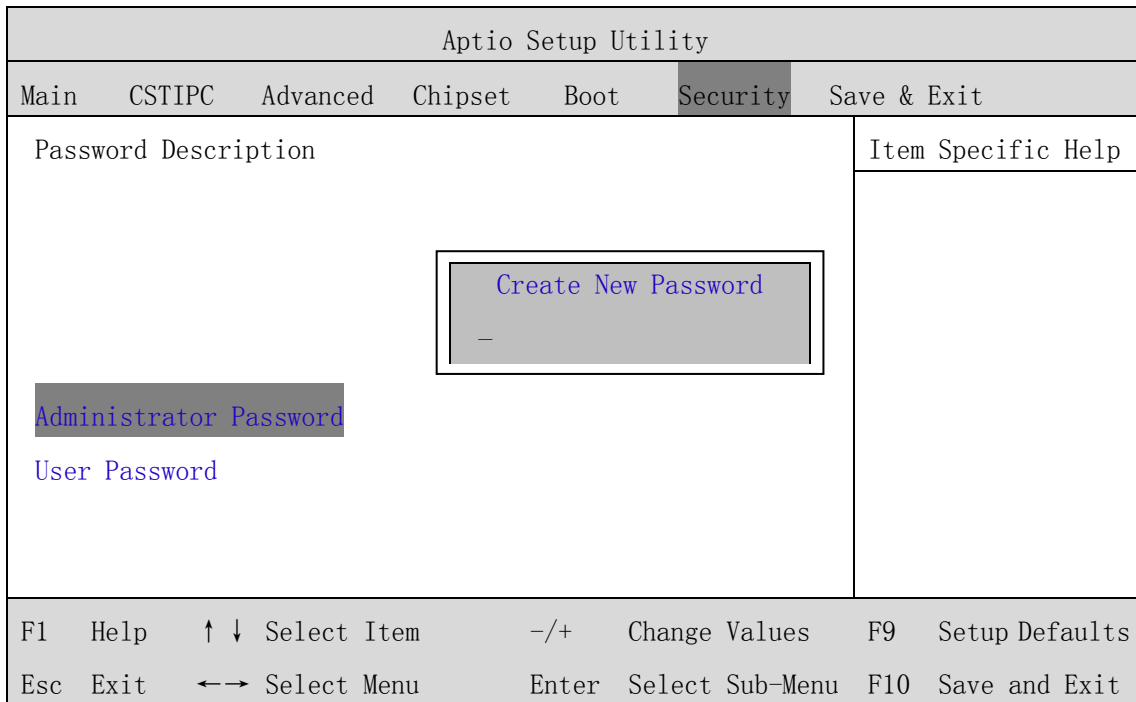
进入 BIOS 的 CMOS 置界面后,按选择<Advanced> → <Hardware Monitor>,进入此界面,可以看相关侦测值,如下所示:

| Aptio Setup Utility | |
|--|--------------------|
| Advanced | |
| Pc Health Status | Item Specific Help |
| CPU Temp : -58 C | |
| System Temp : +34 C | |
| SYS_FAN Speed : N/A | |
| VGFX : +0.840 V | |
| V1.05S : +1.056 V | |
| +12S : +11.736 V | |
| + 5S : +5.040 V | |
| VSM : +1.380 V | |
| Smart Fan[Disable] | |
| F1 Help ↑ ↓ Select Item -/+ Change Values F9 Setup Defaults | |
| Esc Exit ← → Select Menu Enter Select Sub-Menu F10 Save and Exit | |

备注: 此 bios 不显示 CPU 温度,显示 CPU 温度控制值(把 CPU 承受的最高温度值设为 0),控制值为显示数,是表示离 CPU 最高承受值的差值,如上图表示-50,意思是离 CPU 最高承受温度还有 50 度:

6.3.4 密码设置功能

进入 BIOS 设置界面中，选择<Security>选项，进入后，设置超级用户密码和普通用户密码，如下所示：



6.3.5 优化、保存设置功能

进入 BIOS 设置界面中，选择<Save & Exit>选项，进行优化、保存设置，如下所示：

| Aptio Setup Utility | | | | | | |
|---|--------|----------|-------------|-------|-----------------|--------------------|
| Main | CSTIPC | Advanced | Chipset | Boot | Security | Save & Exit |
| <p>Save Changes and Exit</p> <p>Discard Changes and Exit</p> <p>Save Changes and Reset</p> <p>Discard Changes and Reset</p> <p>Save change</p> <p>Discard change</p> <p>Restore Defaults</p> <p>Save as User Defaults</p> <p>Restore User Defaults</p> <p>Boot Override</p> <p>KingstoneDataTraveler 2.0</p> <p>UEFI: KingstoneDataTraveler 2.0</p> <p>UEFI: Built-in EFI shell</p> <p>Launch EFI Shell from filesystem device</p> | | | | | | Item Specific Help |
| F1 | Help | ↑ ↓ | Select Item | -/+ | Change Values | F9 Setup Defaults |
| Esc | Exit | ← → | Select Menu | Enter | Select Sub-Menu | F10 Save and Exit |

Save changes and Exit: 保存当前设置，并退出 BIOS 设置界面，当前设置生效；

Discard changes and Exit: 不保存当前设置，并退出 BIOS 设置界面；

Save changes and Reset: 保存当前设置，并重启电脑，当前设置生效；

Save changes: 保存当前设置，不退出 BIOS 设置界面；

Discard changes: 放弃当前设置，回退到更改操作之前的设置；

Restore Defaults: 加载出厂默认设置为当前设置，需保存退出后生效；

Save as User Defaults: 当前设置保存为用户默认设置；

Restore User Defaults: 加载用户默认值作为当前设置，需要保存才能生效。